Projet ETML-ES – Modification – SOFT

*Note: Les textes explicatifs en italique peuvent être supprimés*

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **PROJET:** | Testeur de sprinkler | | | |
| **Entreprise/Client:** | D.E.S sécurité | **Département:** | - | |
| **Demandé par (Prénom, Nom):** | Clauzel Aymeric | **Date:** | 13.03.2025 |
| **Objet (No ou réf, pièce, PCB...)** | Soft fu projet SPB7 | | | |
| **Version à modifier:** | V1.0.0 | | |

*A remplir par l'exécutant*

|  |  |  |  |
| --- | --- | --- | --- |
| **Auteur (ETML-ES):** |  | **Filière:** | SLO |
| **Nouvelle version:** |  | **Date:** | 05.12.2018 |

# Description ou justification

Suite au design du projet testeur de sprinkler une app de test à été faite, le problème est la logique de construction du programme, il faut donc repartir de 0 avec une configuration propre sur harmony. Il faut aussi définir à l’avance les fréquences des timers et leur utilisation pour faire simple l’app de test doit être réécrite.

# Référence conception

Les projet sont disponibles sur git «  https://github.com/Sweedy3960/MINF » , la version la plus avancée se trouve dans la branche « VS ». Une version stable utilisée pour la rédaction du rapport et la présentation est disponible dans la bracnhe « RapportVersion ».

Il serait judicieux de recrée un repo dans chaque dossier de projet MPLAB(ex : SPB\_7\_Assembly) et de l’inclure en temp que submodule au repo « SPB7\_DOC » à l’url  «https://github.com/Sweedy3960/2414\_SPB7\_DOC »

# Détail des modifications

*Chaque rangée du tableau ci-dessous contient le détail d'une seule modification.*

*Exemples:*

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **#** | **Description** | **Fait par** | **OK/NOK** | **Approuvé** |
| **1** | Crée un projet vierge Mplab avec un nouveau dépôt clean |  |  |  |
| **2** | Y faire la configuration Hamrony « multi app » |  |  |  |
| **3** | Récupérer les app de « SPB7\_Assembly » et les y implémenter |  |  |  |
| **4** | Crée un descripteur pour la gestion des touches |  |  |  |
| **5** | Corriger la gestion des touches (Handling onction) |  |  |  |
| **6** | Finir et corriger le menu |  |  |  |
| **7** | Reconfigurer l’adc pour des conversions plus rapides si possible |  |  |  |
| **8** | Implémenter les app manquante |  |  |  |
| **9** | Crée la logique de répétition des entrées |  |  |  |
| **9** | La logique pour la détection d’interruption de ligne |  |  |  |
| **10** | La logique pour la détection de la mise en mode test à distance |  |  |  |
| **11** | Implémenter le bluetooth à l’app de test |  |  |  |
| **12** | Implémenter l’uart avec un cable (modif hardware) |  |  |  |

# Remarques

*Au besoin, indiquer ici des détails nécessaires à la compréhension, ainsi que les raisons d'une modification non effectuée ou reportée.   
Exemple: Le point 2 (marqué NOK), est reporté pour une prochaine version pour épuiser notre stock de composants. Cette modif n'est pas critique fonctionnellement.*

# Convention de nommage et liens

Le nom de ce fichier doit être unique et doit donc contenir le numéro du projet et un numéro consécutif de modification avec le format suivant :

***aaii\_MOD\_nn.docx***

ou

***NomProjet\_MOD\_nn.docx***

avec :

* MOD : pour modification
* aaii : numéro de projet, exemple *1708* pour projet de 2017 no 08
* NomProjet : Si le projet n’est pas numéroté ou mandat de client.
* nn : numéro de modification. La première est 01

Exemples :

* **1708\_MOD\_01.docx** 1ere modification pour le projet 1708
* **1708\_MOD\_02.docx** 2e modification pour le projet 1708
* **CapteurVolets\_MOD\_01.docx** Cas de projet externe

Le schéma et/ou les documents de production de la pièce ou du PCB se référeront à ce document dans les cartouches.

Si un nouveau projet reprend un design d’un autre projet, créer un document de **modification numéro 00**. Ainsi, on pourra décrire les modifications initiales dans le fichier.

Exemple :

* **1803\_MOD\_00.docx** Modification initiale pour le nouveau projet 1803 à partir d’un autre projet (par ex. 1708)

## Stockage du fichier

Ce fichier sera stocké à la racine du dossier **/doc** d’un projet.

Ainsi, tous les fichiers de modifications des pièces ou PCBs faisant partie du projet sont centralisés dans le même répertoire. La numérotation devient implicite.